

宇都宮大学工学部情報工学科 2016 年度 情報工学実験 2(HDL) 手書きレポート課題
(必ず手書きで記入すること。必要に応じて用紙を追加して綴じても良い)

グループ 番号	—	学籍番号		氏名	
------------	---	------	--	----	--

1、考察課題： プログラミング言語としての Verilog-HDL の良い点・悪い点を論じよ。

参考文献

--

2、課題 3 の設計図面（自分が設計した回路について図面を作成する事）

課題 3-1 の場合： ブロック図、など

課題 3-2・3-3 の場合： ブロック図、状態遷移図、など